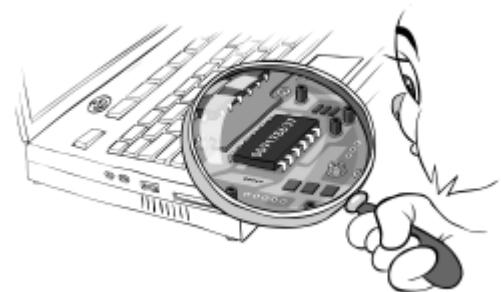


Diferencias entre CPU Física, lógica, core, thread



Cuando tratamos de conocer la arquitectura y prestaciones a nivel de CPU de una computadora mediante comandos Linux como nproc o lscpu, muchas veces nos encontramos con que no somos capaces de interpretar sus resultados porque confundimos términos como CPU física, CPU lógica, CPU virtual, núcleos o cores, threads, sockets, etc.¹⁾

Si a esto le añadimos conceptos como HyperThreading (no confundir con multithreading), llega un momento en que ya no podemos estar seguros de cuántos cores tiene nuestra computadora, no entendemos por qué comandos como htop nos indican que tenemos 8 cpus cuando creímos que habíamos comprado un único procesador quad-core, etc. En fin, un lío.

Para aclararlo vamos a explicar de forma gráfica mediante un par de diagramas todos estos conceptos. Espero que de solo un vistazo les quede todo esto mucho más claro y no vuelvan a tener nunca más este tipo de dudas.

```
10.77.77.192 - PuTTY

      1.0%  Tasks: 25, 7 thr; 1 running
      0.0%  Load average: 0.00 0.04 0.02
      0.0%  Uptime: 00:07:53
      0.0%
Mem[|||||] 51.6M/926M
Swp[        ] 0K/100.0M

PID USER PRI NI VIRT RES SHR S CPU% MM% TIME+ Command
641 root 20 0 8208 2932 2308 R 1.0 0.3 0:00.22 htop
602 root 20 0 12236 6208 5428 S 0.7 0.7 0:00.27 sshd: root@pts/0
352 root 20 0 27656 80 0 S 0.0 0.0 0:00.01 /usr/sbin/rngd -r /dev/hwrng
1 root 20 0 32596 8032 6524 S 0.0 0.8 0:03.76 /sbin/init
120 root 20 0 18968 6252 5444 S 0.0 0.7 0:00.57 /lib/systemd/systemd-journald
142 root 20 0 18044 3956 3116 S 0.0 0.4 0:00.71 /lib/systemd/systemd-udevd
287 systemd-t 20 0 22412 2820 2236 S 0.0 0.3 0:00.01 /lib/systemd/systemd-timesyncd
251 systemd-t 20 0 22412 2820 2236 S 0.0 0.3 0:00.36 /lib/systemd/systemd-timesyncd
295 root 39 19 3692 764 656 S 0.0 0.1 0:00.03 /usr/sbin/alsactl -E HOME=/run/alsa -s -n 19 -c
310 avahi 20 0 5772 2480 2228 S 0.0 0.3 0:00.06 avahi-daemon: running [raspi02.local]
319 root 20 0 7948 2236 2056 S 0.0 0.2 0:00.01 /usr/sbin/cron -f
323 root 20 0 13040 5700 5072 S 0.0 0.6 0:00.15 /lib/systemd/systemd-logind
362 root 20 0 25512 2728 2420 S 0.0 0.3 0:00.01 /usr/sbin/rsyslogd -n -iNONE
363 root 20 0 25512 2728 2420 S 0.0 0.3 0:00.00 /usr/sbin/rsyslogd -n -iNONE
364 root 20 0 25512 2728 2420 S 0.0 0.3 0:00.02 /usr/sbin/rsyslogd -n -iNONE
328 root 20 0 25512 2728 2420 S 0.0 0.3 0:00.08 /usr/sbin/rsyslogd -n -iNONE
332 nobody 20 0 4320 2148 1976 S 0.0 0.2 0:00.02 /usr/sbin/thd --triggers /etc/triggerhappy/trig
333 messagebu 20 0 6548 2908 2712 S 0.0 0.3 0:00.22 /usr/bin/dbus-daemon --system --address=systemd
338 root 20 0 10740 3980 3608 S 0.0 0.4 0:00.04 /sbin/wpa_supplicant -u -s -0 /run/wpa_supplica
347 avahi 20 0 5772 252 0 S 0.0 0.0 0:00.00 avahi-daemon: chroot helper
349 root 20 0 27656 80 0 S 0.0 0.0 0:00.06 /usr/sbin/rngd -r /dev/hwrng
351 root 20 0 27656 80 0 S 0.0 0.0 0:00.00 /usr/sbin/rngd -r /dev/hwrng
348 root 20 0 27656 80 0 S 0.0 0.0 0:00.07 /usr/sbin/rngd -r /dev/hwrng
387 root 20 0 11004 3452 2848 S 0.0 0.4 0:00.02 wpa_supplicant -B -c/etc/wpa_supplicant/wpa_sup
416 root 20 0 2140 128 0 S 0.0 0.0 0:00.00 /usr/bin/hciattach /dev/serial bcm43xx 3000000
419 root 20 0 9536 3376 3092 S 0.0 0.4 0:00.04 /usr/lib/bluetooth/bluetoothd

F1 Help F2 Setup F3 Search F4 Options F5 View F6 Sort F7 Nice F8 F9 F10 F11 F12 Exit
```

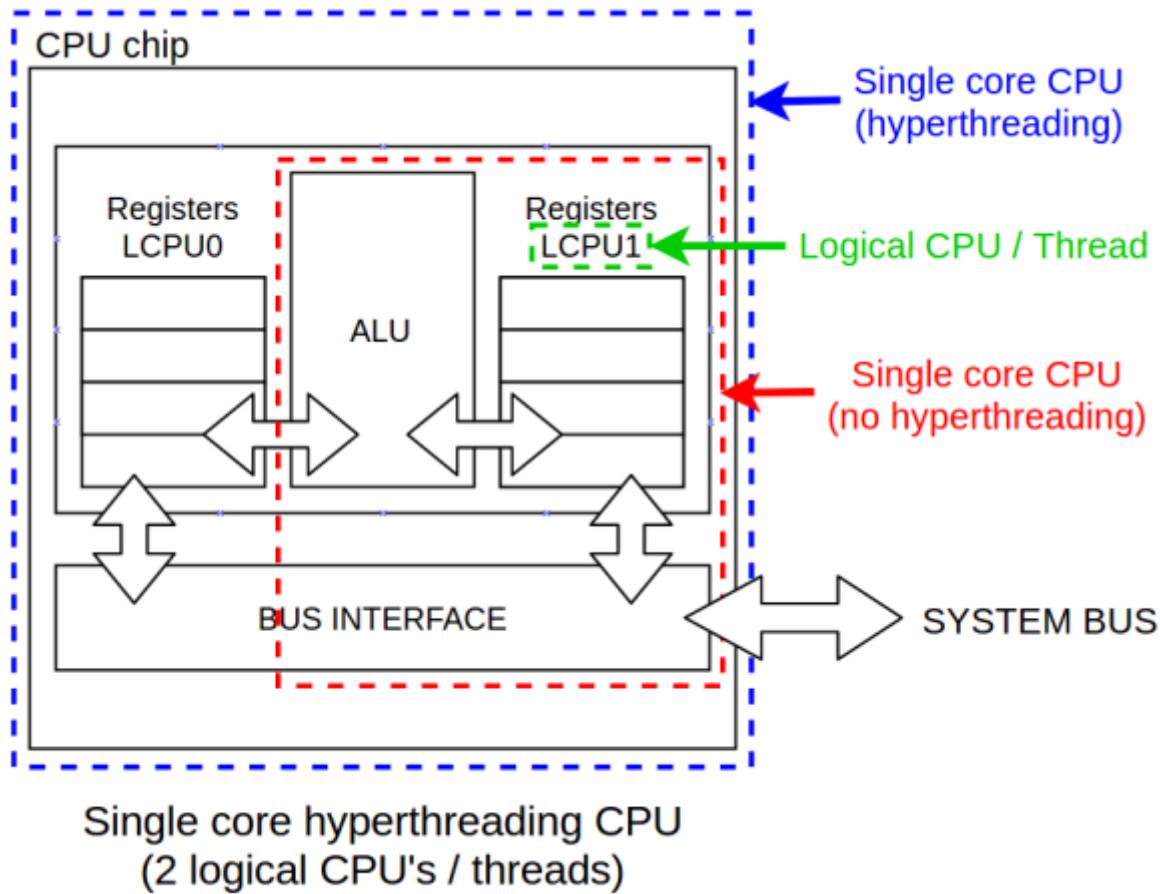
Los orígenes: CPU's de un sólo núcleo y aparición del hyperthreading

Antes de que aparecieran conceptos como multicore, cpu virtual o lógica, etc., allá por la época de los procesadores Pentium, la mayoría de las computadoras tenían en su motherboard un único chip de considerable tamaño que llamábamos simplemente CPU, microprocesador o sencillamente procesador.

Sólo algunas computadoras servers más grandes que requerían una mayor capacidad de procesamiento se podían permitir montar 2 ó más de estos chips en la mismo motherboard: eran los sistemas multiprocesador. Estos chips se comunicaban con el resto de elementos de la placa base a través de un conector o socket. Y la matemática era de lo más sencilla: tantos conectores o sockets tenía una placa, tantas CPU podía tener como máximo una máquina. Si se quería mayor capacidad de procesamiento, tan sólo había que buscar una máquina con un mayor número de estos procesadores o esperar a que éstos evolucionaran para ofrecer mayores prestaciones.

Pero entonces Intel se percató de que la comunicación entre los distintos procesadores de un sistema multiprocesador era muy ineficiente, pues ésta se tenía que realizar a través del bus del sistema, que trabajaba a una velocidad normalmente bastante inferior a la de los propios procesadores, por lo que se formaban **cuellos de botella** que impedían sacar todo el jugo a la capacidad de cómputo que ofrecía cada CPU.

Para tratar de mejorar esta situación se inventó la tecnología HyperThreading, que duplicó dentro del chip del procesador varios de sus elementos internos como registros o memorias caché de primer nivel de modo que se pudiera compartir información entre dos hilos de ejecución distintos sin tener que pasar por el bus del sistema con los correspondientes problemas de cuellos de botella y pérdidas de velocidad. Esto también permitía que si un proceso debía quedar a la espera de una interrupción, por ejemplo, otro proceso pudiera seguir haciendo uso de la CPU sin que ésta se quedara parada.



De este modo se conseguía acelerar diversos procesos y comenzaron a ofrecerse procesadores con un mayor rendimiento global que los tradicionales, y al sistema operativo lo “engañábamos” porque se le ofrecían 2 cpus virtuales o lógicas (LCPU) en lugar de una sola, dado que se le permitía ejecutar 2 procesos “al mismo tiempo”. Pero es importante tener claro que en realidad no se alcanzaba un rendimiento equivalente al doble respecto a un procesador tradicional, ni en realidad se podían ofrecer capacidades completas de procesamiento en paralelo.

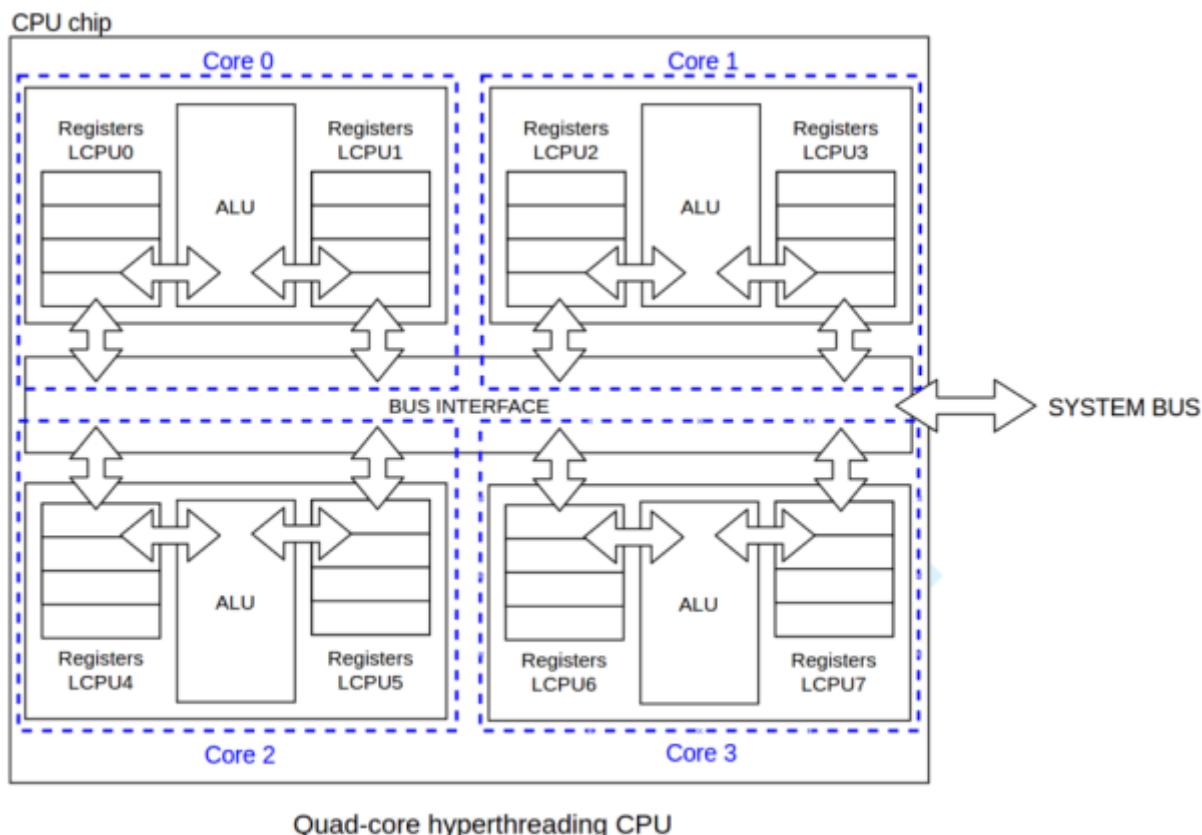
Así, desde el punto de vista de Linux o de cualquier otro sistema operativo, una máquina con un único procesador de un solo core o núcleo, pero con la tecnología HyperThreading, aparecería ante nuestros ojos como que tiene 2 CPU's. Pero se trataría de dos cpus lógicas correspondientes a una única CPU física.

Hyper-Threading¹ es una marca registrada de la empresa Intel para promover la implementación de la tecnología multihilado simultáneo, también conocido como SMT por sus siglas en inglés. Permite que los programas que están preparados para ello ejecuten tareas usando múltiples hilos, lo cual es un procesamiento en paralelo dentro de un único procesador, incrementando así el uso de las unidades de ejecución del procesador.

La tecnología Hyper-Threading consiste en simular dos procesadores lógicos dentro de un único procesador físico. El resultado es una mejora en el rendimiento del procesador, puesto que al simular dos procesadores se pueden aprovechar mejor las unidades de cálculo manteniéndolas ocupadas durante un porcentaje mayor de tiempo. Esto conlleva una mejora en la velocidad de las aplicaciones que según Intel es aproximadamente de un 60 %

Aparición de las arquitecturas multicore

Pero tal y como decíamos antes, aunque las CPU's con hyperthreading ofrecen mayor capacidad de procesamiento, no pueden llegar a ofrecer las características de dos procesadores completos, por lo que se decidió ir más allá y se consiguió miniaturizar todos los componentes de un procesador y encapsularlos junto a los de otros en una única pastilla o chip. A cada uno de esos procesadores encapsulados se les llamó cores o núcleos, y con ello se consiguió que la comunicación entre ellos se realizara de una forma mucho más rápida a través de un bus interno integrado en la propia pastilla de silicio sin tener que recurrir por tanto al bus del sistema, mucho más lento.



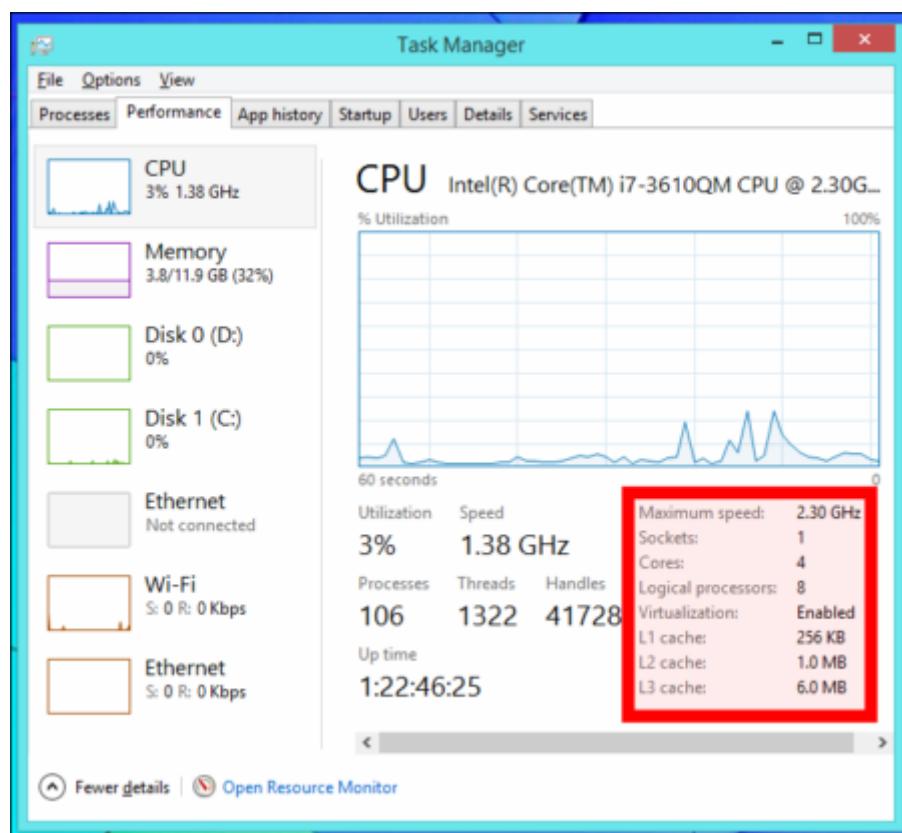
Al contrario que en el caso de la tecnología HyperThreading, en este caso sí tendríamos a todos los efectos varias cpus completamente independientes, una por cada core o núcleo. De hecho de cara al rendimiento es mejor tener un único procesador multicore que el número equivalente de CPU's de un solo core en una misma placa. Por supuesto seguiría siendo mejor tener 2 procesadores dual-core que uno solo, pero aún mejor sería tener un único quad-core.

A nivel de sistema operativo, al usuario de un sistema con un procesador quad-core se le indicaría que tiene 4 CPU's, pero serían 4 cpus lógicas (LCPU), no físicas. Si además ese procesador incorporara la tecnología HyperThreading, los comandos como htop o nproc indicarían que hay 8 cpus en el sistema, pero ofrecería un menor rendimiento que si se trataran de 8 cpus provenientes de un único procesador octa-core sin HyperThreading.

1 LCPU = 1 thread

Por último comentar que a veces se indica que un procesador ofrece por ejemplo un total de 4 threads, o que tiene 2 threads por núcleo. Esto se refiere simplemente a que permiten un

determinado número de hilos de ejecución o trabajos de procesamiento simultáneamente, y esto sería el equivalente a la capacidad de procesamiento que ofrece una LCPU. Si un procesador permite 2 threads por núcleo quiere decir que tiene HyperThreading, y sino lo normal es que el número de cores coincida con el de threads.



CPU lógica vs CPU virtual

El término CPU virtual es comparable al de CPU lógica, pero introduce un cierto matiz, ya que se encuadra más en términos de virtualización informática. Se refiere a aquellas cpus mapeadas a una máquina virtual desde el hardware subyacente del host, que pueden ser cpus físicas o lógicas, con HyperThreading o no. Pero normalmente 1 cpu lógica del sistema host se mapea a 1 cpu virtual dentro de la máquina virtual, por lo que se podría decir que son términos casi equivalentes.

[Volver](#)

(114)

1)

artículo por Daniel López Azaña, www.daniloaz.com

From:
<http://wiki.educabit.ar/> - Wiki Sistemas

Permanent link:
<http://wiki.educabit.ar/doku.php?id=cpufisicalogicacore>

Last update: 2025/09/11 22:48



